

Figura 2.1. Estructura general de una memoria vista desde el exterior

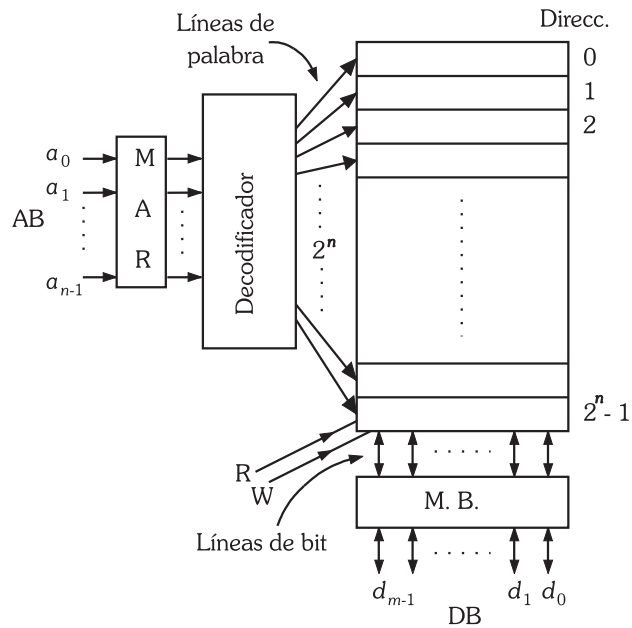


Figura 2.2. Memoria de organización lineal

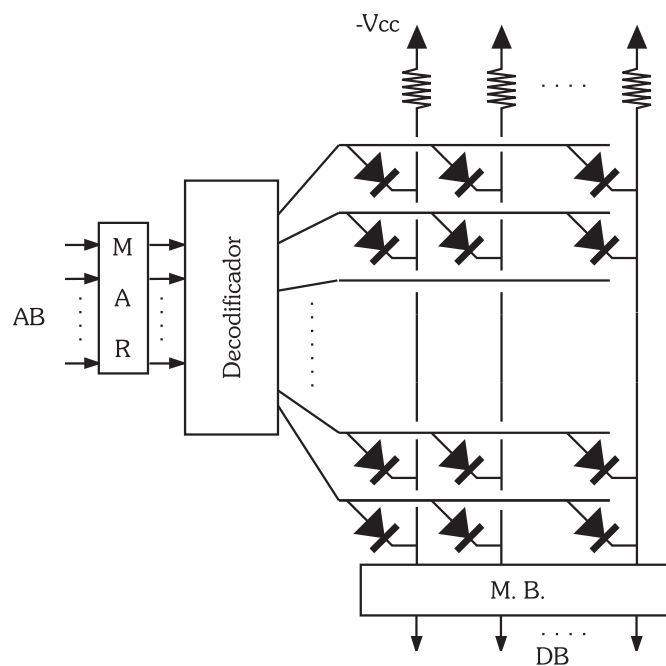


Figura 2.3. ROM programable por el usuario con organización lineal

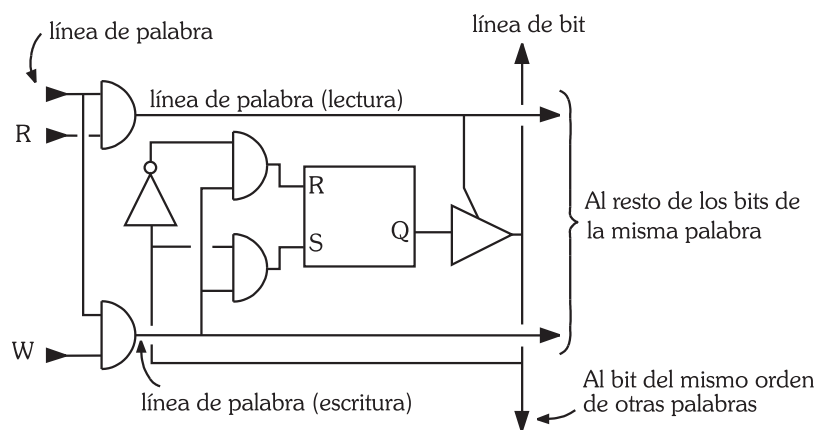


Figura 2.4. Célula de memoria RAM estática con organización lineal

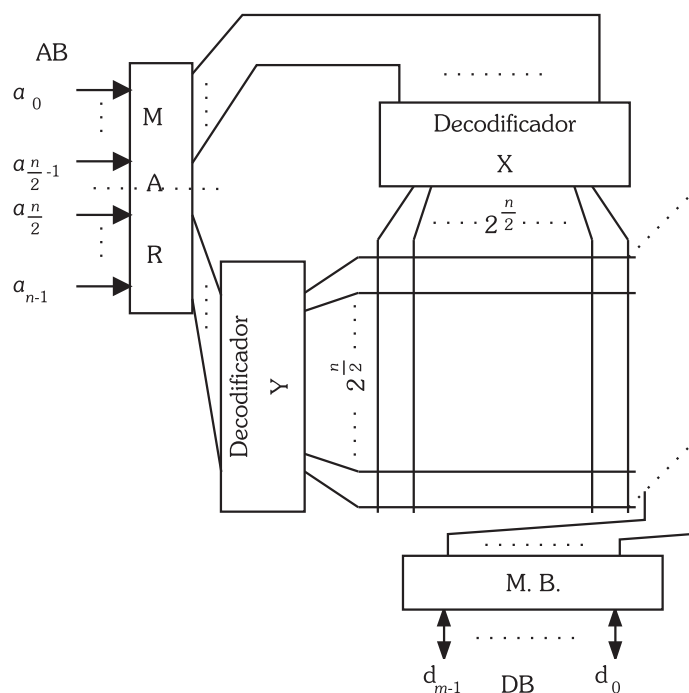


Figura 2.5. Estructura de una memoria organizada en dos dimensiones

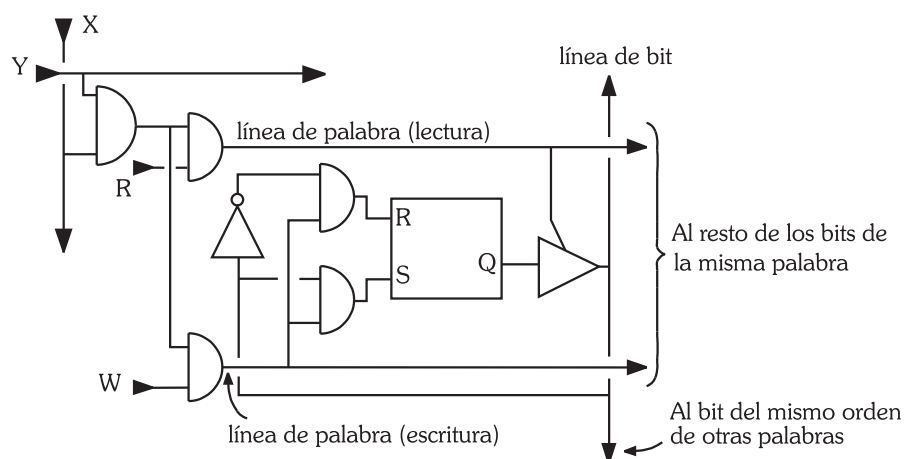


Figura 2.6. Célula de una memoria RAM estática de dos dimensiones

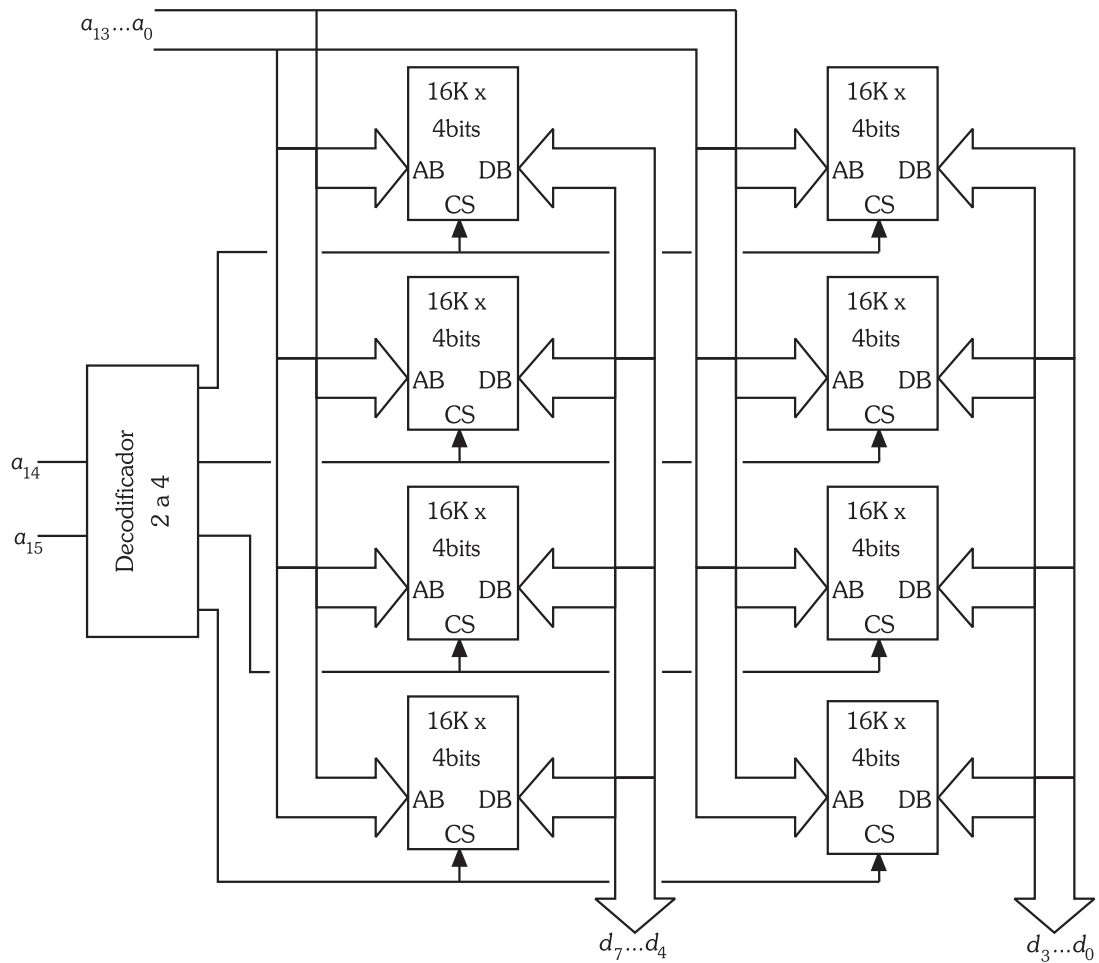


Figura 2.7. Asociación de memorias de 16K x 4 para formar una de 64K x 8

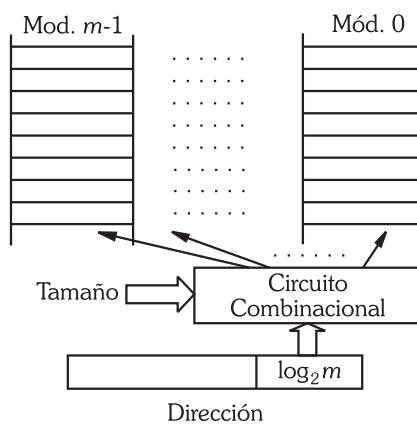


Figura 2.8. Memoria entrelazada

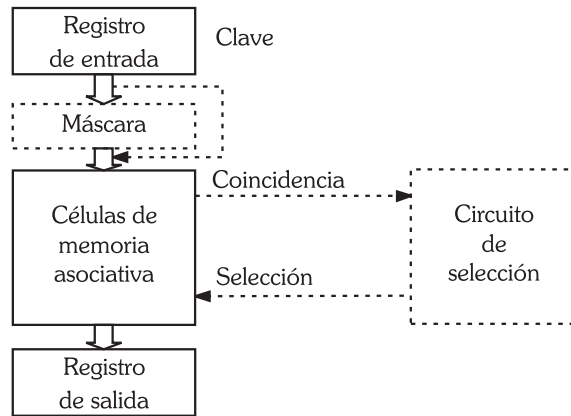


Figura 2.9. Diagrama de bloques de una memoria asociativa

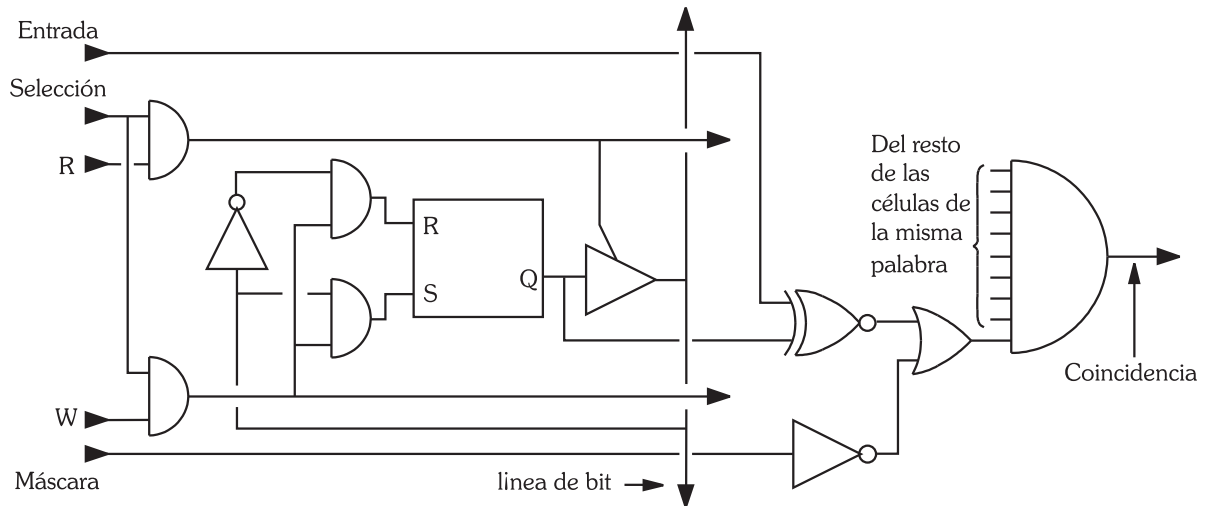


Figura 2.10. Célula de memoria asociativa

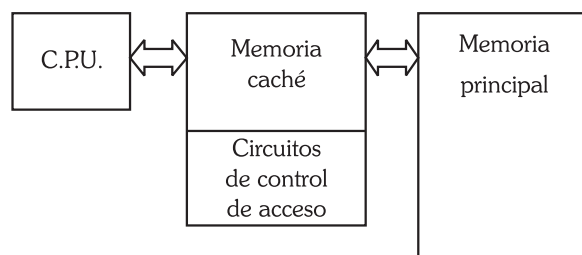


Figura 2.11. Memoria caché

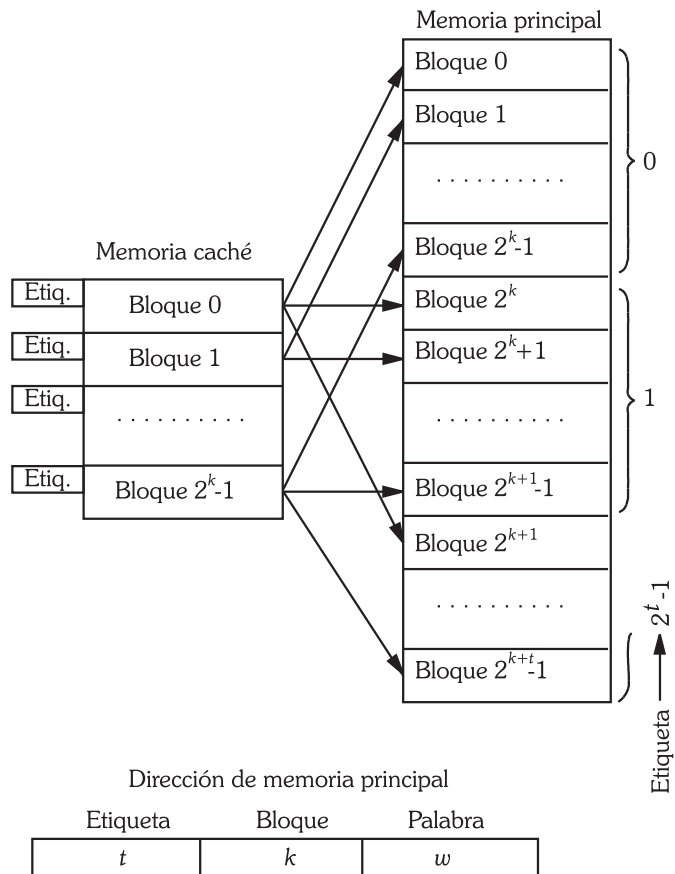


Figura 2.12. Correspondencia directa

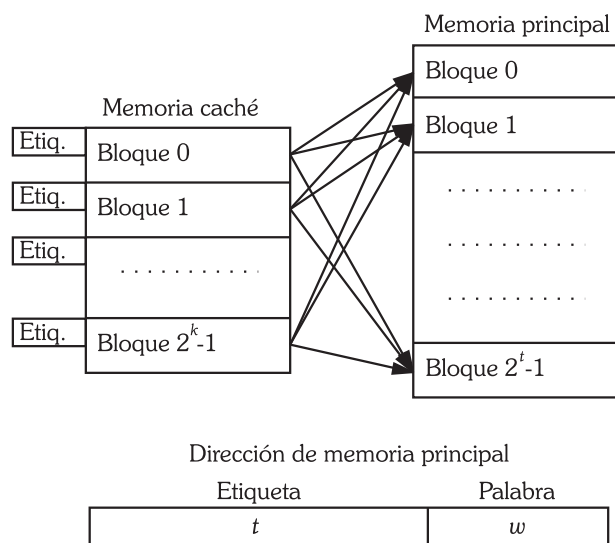


Figura 2.13. Correspondencia asociativa

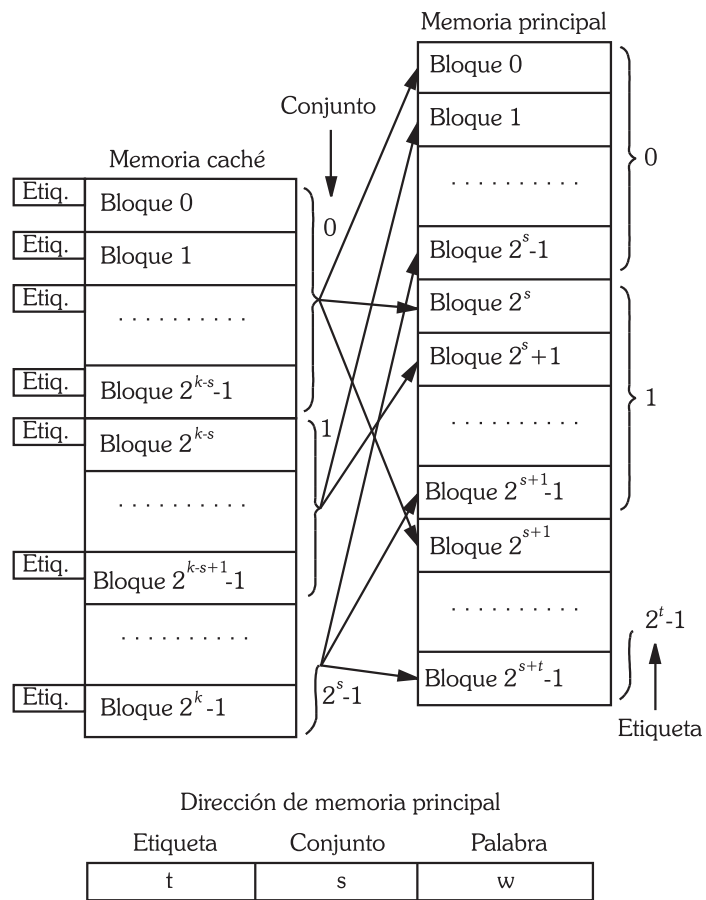


Figura 2.14. Correspondencia asociativa por conjuntos